

空間フィルタリング用積和演算LSI

6T-2

米田 秀樹

川崎製鉄株

1. はじめに

当社では従来から製鉄所内の製造ラインの制御や製品の検査等に画像処理を応用してきたが、最近ではその技術を利用して、レーザー指紋検出装置等の画像処理応用製品を開発している。しかし従来のマイクロプロセッサベースの処理装置では処理速度に問題があるため、小規模なハードウェアで、より拡張性のある画像処理用積和演算LSI “WINDMAC 5”を開発したので、これらについて報告する。

2. 基本設計方針

近年のLSIの高集積化により、画像処理ハードウェアの進歩が目覚ましい。特にメモリICとCCDの高集積化により画像の解像度は 256×256 から 12×512 へ移り、さらには 1024×1024 の時代も真近に迫っている。画像の高解像度化が進むにつれて、静止画の処理の分野でも処理時間の増大が問題となると思われる。そこで平滑化、空間微分、ラプラスアンといった空間フィルタリングを高速に実行する画像処理用積和演算LSI “WINDMAC 5”をこののような状況を踏まえて以下のような方針に沿って設計した。

- (1) 画像の高解像度化の状況からウィンドウサイズは 3×3 では不十分と考え、 5×5 のウィンドウを1チップで扱えるようにすること。
- (2) 5×5 より大きなウィンドウサイズに対しても同じLSIを複数個使うことで対応出来ること。
- (3) さらに高速な処理が必要な場合も複数個使うことで対応出来ること。

3. アーキテクチャ

WINDMAC 5のブロック図を図1に示す。内部には 5×5 画素サイズの処理ウィンドウ内の画素データと係数データをそれぞれ格納するための専用レジスタであるウィンドウレジスタとマスクレジスタ持っている。ウンドウレジスタは画素データ格納用で、8ビット×5段のそれぞれ独立にシフトできるシフトレジスタ5本で構成されており、演算器への画素データの供給を効率良く行う。マスクレジスタはマスクの係数データ格納用で6ビット×25ワードのレジスタである。この2つのレジスタ群により、 5×5 空間フィルタリングに対する画素データと係数データはすべて

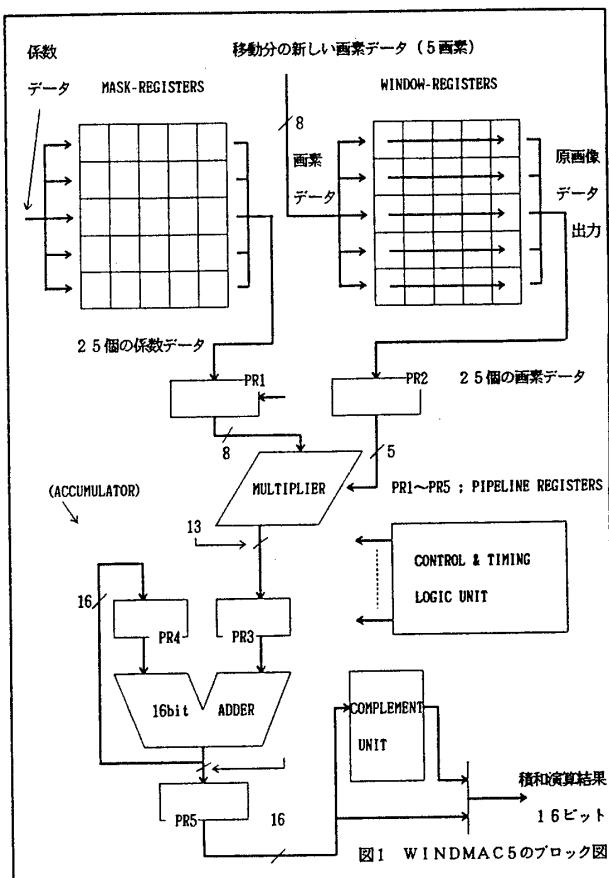


図1 WINDMAC 5のブロック図

WINDMAC 5 内に格納でき、ウィンドウの移動の際も新たに 5 画素分の画素データを画像メモリから読み込むだけですむ。この構造によりメモリアクセスの回数を減らしている。

演算回路として WINDMAC 5 は 8×5 ビット並列乗算器、accumulator を持つており、 5×5 画素の積和演算を行うコントロールロジックも 1 chip 中に収められている。また WINDMAC 5 はカスケード接続やウィンドウの変形が可能で、 N^2 個を接続して $N \times N$ 個のウィンドウに拡張したり、図 2 のように 1 つを 5×1 の積和演算器として使い、 5×5 ウィンドウを 5 個で構成し、LISC-1 の 5 倍速い線形フィルタリングのアクセラレータの開発も可能である。

4. 仕様

WINDMAC 5 は CMOS プロセス、約 6000 ゲート、100 ピンフラットパッケージに封止されており、仕様は表 1 の通りである。

5. 終わりに

WINDMAC 5 の試作はすでに終わっており、この LSI を 4 個搭載したアクセラレータボードを試作しその性能を確認した。今後の予定としては演算器の数を増やしたビデオレートの処理が可能な LSI と二値画像処理用演算要素 LSI とアドレス生成機能を持ったアドレスジェネレータ LSI の開発を検討している。

参考文献

- 1) 米田 他、非線形空間フィルタリングの高速実行が可能な画像処理アクセラレータ、コンピューターアーキテクチャシンポジウム論文集、MAY 1988、情報処理学会
- 2) 前田 明 他、画像処理マシン、情報処理、VOL.28 1987、NO.1、並列処理マシン特集、情報処理学会
- 3) Azriel Rosenfeld, Avinash c. Kak, Digital Picture Processing John Weatherhill Inc

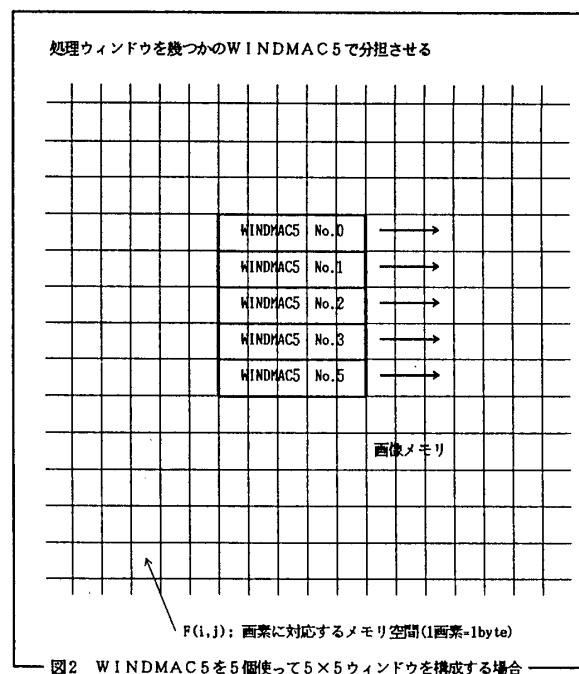


図2 WINDMAC 5を5個使って 5×5 ウィンドウを構成する場合

表1 WINDMAC 5の仕様

| | |
|--------|--|
| 演算機能 | 8×5 bit 乗算と 16 bit 加算の積和演算をバイブライン式で 1 クロックで実行 (throughput 125nS, latency 250nS) |
| レジスタ構成 | 5word × 8bit shiftregister × 5line (ウィンドウレジスタ) 25word × 6bit shiftregister (マスクレジスタ) |
| 演算回路 | 8×5 bit 並列乗算器, 16 bit ALU, 補数化回路 |
| 演算実行速度 | 8 MHz クロック (バイブラインスピード 125nS) |
| 制御方式 | 内蔵制御ロジック制御方式および外部マイクロコード制御方式 |
| パッケージ | 100 リード フラットパッケージ |

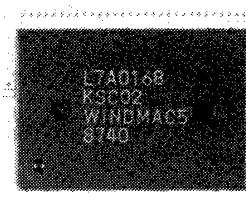


写真 WINDMAC 5