

CLにおける競合解消向ルールコンパイラ

7K-8

山之内 徹* 松田裕幸** 渡辺正信*

*日本電気(株) **日本電気技術情報システム開発(株)

1.はじめに

ルール指向プログラミングでは、複数のルールの条件部が成功したとき、どのルールを実行すべきかという問題(競合解消問題と呼ぶ)がある。このような問題の解決を含んだルールの処理は、解決すべき問題が大きくなると、実行速度が遅いという問題が生じてくる。これに対処するため、Reteアルゴリズムに基づいたルールコンパイラが開発されている[1]。

一方、CLのルール指向プログラミング機能は、オブジェクト指向、データ指向等と有機的に統合化するため、ワーキングメモリが構造化されており[2]、文献[1]にあげた方法をそのまま適用してもあまり良い結果は期待できない。そこで、本論文では、CLにおける競合解消問題を含んだルール指向プログラム[2]を高速に実行するためのルールコンパイラについて述べる。なお、逐次実行向のルールコンパイラについては別途報告する[3]。

2.ルール表現

図1はCLでのルール表現の一例である。IF部(IFスロット)には2つの条件節(Condition-1とCondition-2)が、THEN部(THENスロット)には3つの帰結節(Action-1,...,Action-3)がそれぞれ定義されている。CLのルールは、IF部のTHERE-EXISTSで始まる限定条件節に特徴がある。図1の例では、Condition-1とCondition-2がこれにあたる。ここでは、2番目の要素(-Anythingと-PARENT)がオブジェクト変数、3番目が領域定義、4番目以降がルール述語である。THERE-EXISTS文は、領域定義中のオブジェクトで、全てのルール述語を成立させるものがある場合に成功し、そのオブジェクトの名前がオブジェクト変数にセットされる。従って、Condition-1は、“Connected-Parentsスロットの値がnilであるSlave-Diskのインディビデュアル(-Anything)が存在する”と読める。

CLのワーキングメモリはオブジェクト指向に基づく汎化階層をもっており、この特徴を有効に利用するため、以下の領域定義が可能である。

① クラス名による指定

指定されたクラスオブジェクトの特殊オブジ

エクトの集合が領域となる。

- ② IおよびI*関数による指定
引数として指定されたクラスオブジェクトの直下だけ(I)，または全て(I*)のインスタンスの集合が領域となる。
- ③ THE関数による指定
オブジェクトのスロットの値に指定されたオブジェクトの集合が領域となる。
- ④ MIおよびMI*関数による指定
引数として指定されたクラスオブジェクトの集合内の各オブジェクトの直下だけ(I)，または全て(I*)のインスタンスの集合が領域となる。

3.ルールコンパイル方式

3.1 ネットワーク構造

CLの競合解消向ルールコンパイラは、ルールセット単位でルールを1つのネットワークに変換し、基本的にはReteアルゴリズムと同様な方法でこのネットワークを処理する。1ルールの帰結節の実行によって生じるワーキングメモリのオブジェクト単位での変化はオブジェクト生成、オブジェクト削除のトークンとして記述される。このトークンは、コンパイルされたルールネットワーク中を、上から下へ流れ、最後のノードに到達したトークンによって競合集合の変化が求められる。

図2は図1に示したルール1つだけを含むルールセットをコンパイルしたネットワークの例である。まず、Forkノード(F)に達したトークンは、全ての枝に流れかかる。次に、RegionTestノード(RT)

```

Slave-R-1
IF : (Condition-1 Condition-2)
Condition-1 : (THERE-EXISTS -Anything
                  (= (quote Slave-Disk))
                  (= (THE Connected-Parents -Anything) nil))

Condition-2 : (THERE-EXISTS -Parent
                  (= (THE Connectable-Parents -Anything))
                  (&< (THE Used-Port-Number -Parent)
                      (THE Port-Number -Parent))
                  (&< (THE Used-Slave-Disk -Parent)
                      (THE Slave-Disk -Parent))
                  (= (THE TYPE -Parent)
                      (THE TYPE -Anything)))
                  THEN : (Action-1 Action-2 Action-3)
Action-1 : (&CONNECT -Anything to -Parent)
Action-2 : (&INCREMENT (quote Used-Slave-Disk) of -Parent)
Action-3 : (&INCREMENT (quote Used-Port-Number) of -Parent)

```

図1 CLのルール表現例

Rule Compilation for Conflict Resolution Rules in CL
Toru YAMANOUCHI¹⁾, Hiroyuki MATSUDA²⁾, Masanobu WATANABE¹⁾

1) NEC Corporation,

2) NEC Scientific Information System Development Co. Ltd.

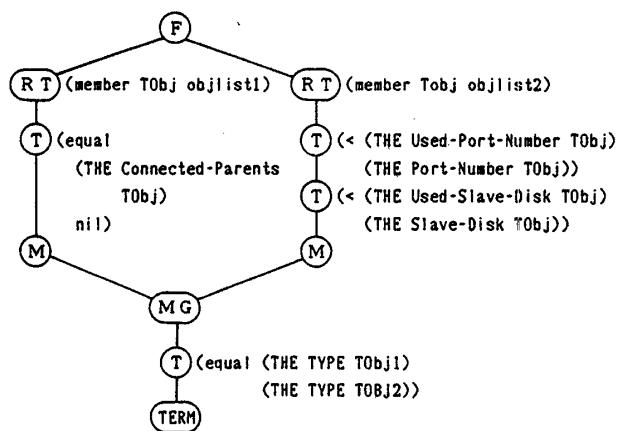


図2 CLのルールネットワークの例

では、変化のあったオブジェクトが領域定義を満たすかどうかのテストが行なわれ、Testノード(T)ではルール述語のテストが行なわれる。RegionTestノード、Testノードとも、テストが成功した場合にはトークンを下に流すが、失敗した場合にはその時点で終了する。Memoryノード(M)では、流れてきたトークンを保存し、Mergeノード(MG)ではMemoryノードに保存されていたトークンと新たに流れてきたトークンを合併し、下に流す。TERMノードは対応するルールの競合集合への登録／削除を行なう。

3.2 RegionTestの処理

前節で述べた4種類の領域定義は、コンパイルされたネットワーク上では、RegionTestノードによって処理される。これらのうち、③ THE関数、④ M I, M I * 関数による指定では、領域定義の中で、他の条件節でセットされた変数を用いることが可能である。図1のルールでは、Condition-2がこれにあたり、Condition-1のオブジェクト変数である -AnythingがCondition-2の領域定義(MI*(THE Connectable-Parents -Anything))の中で使用されている。このような領域の指定を間接的指示法と呼ぶ。

間接的指示法による領域のテストは、領域定義の中で使われている変数の値が決まってからでないと行なうことはできない。このことは、これらの条件節に対応するRegionTestは、Mergeノードの後でしか行なえないことを意味するが、一方、Reteアルゴリズムでは、Mergeノードの後のテストが多くなるに従って実行速度が遅くなることが知られている[1]。

そこで本ルールコンバイラでは、コンパイル時に、全ての領域定義をルール実行前の初期ワーキングメモリで評価してしまい、オブジェクトのリストとして保存しておく。これにより、実行時にRegionTestノードでは、トークンとして流されてきたオブジェクトがこのリストのメンバかどうかのテストだ

けを行なえばよく、間接的指示法によるRegionTestノードも他のノードと同様に高速化がはかれる。

この場合、ワーキングメモリが変化し、その結果、間接的指示法により定義された領域が変化すると正しい推論を行なえなくなるが、ワーキングメモリの変化をトークンとしてネットワークに流す際、領域(オブジェクトのリスト)の動的な更新を行ない、対処することができる。

3.2 他のパラダイムとの統合化の方法

CLのルール指向プログラミング機能は、オブジェクト指向、データ指向等のプログラミングパラダイムと有機的に結合しているため、以下の特徴がある。

- ① ワーキングメモリとなるオブジェクトの汎化階層内に各種のデモンを定義することができ、デモンによるワーキングメモリの参照／更新が可能となる。
- ② ルールの条件節、帰結節からメッセージを送ることができ、起動されたメソッドによるワーキングメモリの参照／更新が可能となる。

これらの特徴は、ルールをコンパイルした際にも保持される。これは、デモン、メソッド等がCLのルール言語、およびドメイン言語プリミティブによって拡張されたルール言語を用いて定義されるため、ルール言語処理系内にトークンの作成等ルールコンバイラのための処理を組み入れることによって達成されている。

4. 終わりに

本論文では、CLのルールコンバイラのうち、競合解消向のものについて報告した。このコンバイラは、Reteアルゴリズムを拡張したもので、

- ① 限定条件節における多様な領域定義を高速に処理することができる、
 - ② デモン、メッセージ送信等、他のプログラミングパラダイムとの有機的な結合を保存することができる、
- 等の特徴を持つ。

現在、ルールネットワークの実行時処理系を試作し、ハンドコンパイルされたルールを用いて評価を行なっている。今後は、コンバイラ自身の実現と評価を行なう予定である。

参考文献

- [1] Forgy, C.L., "Rete : A Fast Algorithm for the Many Pattern/Many Object Pattern Match Problem," Artificial Intelligence 19, 1982, pp17-32.
- [2] 渡辺, 岩本, 山之内, 出口, 松田, "CLにおけるルール指向プログラミング," 情処 知識工学と人工知能研究会, 46-3, 1986.5.
- [3] 松田, 山之内, 渡辺, "CLにおける逐次実行向ルールコンバイラ," 情処第33回全大, 1986.10, pp1161-1162.